

## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-300227 (43)Date of publication of application: 19.11.1996

(51)Int.CI.

B23H 9/00

(21)Application number: 07-089050

(71)Applicant: RES DEV CORP OF JAPAN

SAITO NAGAO

MITSUBISHI ELECTRIC CORP MORI NAOTAKE

(22)Date of filing:

(72)Inventor · SAITO NAGAO MORI NAOTAKE

FURUYA KATSUSHI ISHIGURO TERUO

**OIZUMI TOSHIRO** MAGARA TAKUJI

(54) ELECTRODE FOR ELECTRIC DISCHARGE MACHINING, AND METAL SURFACE TREATING METHOD BY ELECTRIC DISCHARGE

(57)Abstract:

PURPOSE: To eliminate the breakableness of a green compact electrode and also apply secondary machining to an article to be treated through only changing an electric discharge electric condition, by forming an electric discharge electrode with compression-molding carbide such as WC and Ti, boride such as TiB2 and ZrB2, and nitride such as TiN and ZrN to perform temporary sintering at a temperature of sintering temperature or lower to form an electrode for electric discharge machining. CONSTITUTION: A simple substance or a mixture of two or more kinds, cited below, is compression-molded; carbide such as WC, TiC, TaC, ZrC, SiC, and VC: boride such as TiB2 and ZrB2, and nitride such as TiN and ZrN. Then, the compression molded body is temporarily sintered at a temperature of sintering temperature or lower to form an electric discharge electrode. In this electrode, the hardness of a surface layer is increased when machining is made by a plus electrode than by a minus electrode. This reason is estimated because of the fact that the electrode 1 in plus causes an article to be treated into minus to increase an electrode discharge trace current density to obtain the resulted article to be treated reheated at a high sintering temperature. Resultingly the breakableness of the electrode 1 is eliminated even in electric discharge machining having nonconsumptiveness.

14 04 1995



LEGAL STATUS

14 12 1999

[Date of request for examination] [Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3363284 25.10.2002 [Date of registration]

[Number of appeal against examiner's decision of rejection

[Date of requesting appeal against examiner's decision of

rejection] [Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

## (19) 自本国特許庁 (JP)

## 四公開特許公報(A)

(11)特許出顧公開番号 特爾平8-300227

(43)公開日 平成8年(1996)11月19日

(51) Int.Cl.<sup>5</sup> B 2 3 H 9/00 鐵別記号

庁内整理番号

FI B23H 9/00 技術表示箇所

(21)出商番号 特麗平7-89050

(22)出顧日 平成7年(1995) 4月14日

(71)出順人 390014535

新技術事業団 埼玉県川口市本町4丁目1番8号

(71)出願人 000173289 音藤 長男

愛知県春日并市岩成台 9 丁目12番地12 (71)出版人 000006013

審査請求 未請求 請求項の数5 OL (全 8 頁)

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号 (74)上記3名の代理人 弁理士 高田 守 (外4名)

(71)出額人 591135853 毛利 尚武

愛知県名古屋市天白区八事石坂661-51

最終頁に続く

### (54) 【発明の名称】 放棄加工用電極および放電による金属表面処理方法

#### (57) 【要約】

【目的】 圧粉体電極の崩れ易さを解消するとともに、2 次加工条件に於いても電極を交換せずに、故電電気を伸作の変更のかで2 次加定を可能にする故電による金属表面処理方法を提伸する。 【構成】 WC、TiC、TaC、ZrC、SiC、V Cなどの股化物、TiB2、ZrB2などの硼化物、TiN、ZrN などの壁化物の単体もしくは2 種以上の混合物を圧縮成形し、その後、無結盟度以下の温度で仮域結し、これを故電加工の消耗電低として被処理材に放電10 処理を行なうことにより、上記被処理材表面に被腹層を形成する。と

超原 (一)					
tp(A) rp(µs)	5	10	15	20	z
. 4			11		
8		Г	- AE		
16	1		1	4 -	
32					
64					
128					
256			_		
512	25		18	挽客	.
1024	- <del>*</del>	= 7			

. 尾镊 (+)						
lp(W tp(µa)	5	10	15	20	25-	
. 4					П	
. 8	Г		MEA.		П	
16			24.24	П		
32						
64						
128					┑	
256						
512	#		•	(UZ)		
1024	- 禁	iž –			-	

【請求項1】 WC、TiC、TaC、ZrC、Si C、VCなどの炭化物、TiB2、ZrB2などの圏化 物、TiN、ZrN などの室化物の単体もしくは2種 以上の混合物を圧縮成形し、焼結温度以下の温度で仮焼 続して構成したことを特徴とする放電加工用電板。

【請求項2】 TI、V、Taなどの炭化の容易な材料の圧粉体を焼結温度以下の温度で仮焼結して構成したことを特徴とする故電加工用電極。

【翻求項 3】 WC. TIC. TaC. ZrC. SI C. VCなどの鋏化物、TiB2. ZrB2次どの硼化物、TiB2. ZrB2次どの硼化物、TiN. ZrNなどの空化物の単体もしくは2種以上の混合物を圧縮成形し、その後、焼結温度以下の温度で板焼結し、これを放電加工の消耗電艦として被処理がに放電処理を行なうことにより、上配被処理が表面に被履居を形成することを特徴とする放電による金属表面処理方法。

【請求項4】 Ti、V、Taなどの於化の容易な材料 の圧粉体を集結温度以下の温度で度焼結し、その後、こ れを放電加工の消耗電極として放電による熱分解により 20 炭素を生する加工液中に於いて被処理材に放電処理を行 なうことを修復とする放電による全國表面処理方法。

【請求項 5】 被処理材への第1段階での放棄の数 いて電極材料が地積する条件を選び、上記被処理材への 第2段階での放電処理に於いて硬度を上昇する条件に電 極極性および放電電気条件を変更することを特徴とする 請求項3または請求項4記載の放電による金属表面処理 方法。

## 【発明の詳細な説明】

[0001]

[産業上の利用分野] この発明は、金型、工具、内燃機関、ガスタービン等の耐斂性・耐摩耗性を必要とする被処理材へ放電処理を行なう放電加工用電橋および放電による金属表面処理方法に関するものである。

[0002]

(登録を) (登集、例えば特別平5-148615号 公報に開示されているように、放電による表面処理によ って10μm以上の厚い核覆温を形成する場合、タング ステン・カーバイド物末とコバルト的未等からなる圧粉 体電極を使用して1次加工(機積加工)を行ない、次に40 網電艦等の比較の電極消耗の少ない電極(以下非消耗性 電板と称する)に交換して2次加工(再溶酸加工)を行 う。といった2つの工程から成る放電による金属表面処理方法が超られている。

[0003] この方法は、高硬度で密着力の大きいファインセラミックス層を、数10/mの厚みに形成するには極めて優れた方はであるが、2次加工に於いて非消耗性電解に取り換える必要がある。

【0004】この従来方法について更に説明する。即 ち、ファインセラミックス(WC、TiC、TaC、Z50 r C、S I C、T I B 2、Z r B 2、T I N、Z r N A と) や、タングステンW、モリブデンM o などのような 高融点の材料は、放電析出だけでは接加工材の内部まで充分に拡散させることが困難な場合が多い。一例としてその内のタングステン・カーバイド(以下、W C と記述)を放電析出させ、これにバルス放電加工処理を適用した実験例について説明する。

【0005】まず、WC粉末(平均粒径9.2mm)と た鉄粉末 (以下、Fc粉末と記述) (平均粒径9.8μm)と 1:1の割合で混合し、圧縮成形(圧縮圧力41/平方センテメートル)を施して圧粉体とし、これを網の丸棒に導電性接着形に代達者し、圧粉体電極を形成する。次いて、炭素鋼(S55C生材)を被処理制をし、放電気条件(パルスピーク値Ip、パルス時間 rp、パルス 休止時間 r r 変換をせて、 2mm l 3に示す通常の形形放 衛加工機にで変換を行った。

【0006】なお、図13において、1は電極、2は被処理材、3は加工権、4は加工被、5は電極1のサーポー機構、6は電極1と被処理材2間に加工電圧を供給する電源を示している。

【0007】 その結果、デューティーファクターDが比較的大きい加工条件では、放電によるアークが集中し、圧粉体電艦 1 が破壊されたが、デューティーファクターDが1、5 %以下の条件で圧粉件電艦 1 は崩れることなく安定して消耗し、接処理材 2 の表面に付着した。そのときの加工条件は、1p=20人、rp=16μs、r=1024μsである(これを1次加工と称す)。図14はその制御回路で、8,9はトランジスタ、10、11は各々のトランジスタ8、9に流れる電流を削浸する抵抗、12はトランジスタ8、9のオン・オフ粉件を制誇する制御をある。また、図15は加工門際における電圧波形V、電流波形1pを示すパルス波形図である。

【0008】 次に、前記の故電加工により得られた被処理材2に次の要機でブルス技管加工を実施する。先ず、シングステン・カーパイド助表とコバルト特外を混合し、圧縮成形したWC一Cの焼結件(超硬合金パイト材料)を導電性接着別にて側式棒に接着り電極を構成す着したWC、Fee堆積層の上からパルス対電加工を実施する。加工条件は、被処理材2を加工し過ぎないように、電極極性をマイナスとし、パルスピーの値1pパルス時間でpが低いで、パルス時間でpが低いく、パルスピーク値1pが高く、加工時間が長いとWC一Feの堆積物が消出するが、パルス時間でpが会かく、パルスピーク値1pが高く、加工時間が長いとWC一Feの堆積物が消出するが、パルス時間でpがやや長く、パルスピーク値1pがあい、パルス時間でpが全長と、パルスピーク値1pがあい、パルス時間でpが中令長く、パルスピーク値1pがから水が、パルス時間でpが全長と、パルスピーク値1pがあいませた。

【0009】1次加工の放電析出のみでは、WC-Feの付着力は弱いが、これに2次加工のパルス放電加工を

行うとWの体鋭型球化拡散していることが確認された。また、通常のWC-Cの協能体の硬度は(WC70、C030) の場合でもピッカース硬度は「WC705の最高でないた少ないにもかかわらず、それよりも高速の必てが少ないにもかかわらず、それよりも高度の表面処理層の硬度(ビッカース硬度HV100)(S55Cの焼入硬度はビッカース硬度HV100)(S55Cの焼入硬度はビッカース硬度HV100)(S55Cの焼入硬度はビッカース硬度HV100)(C55Cの焼入砂度はビッカース硬度HV100)とは、また、上配実検側にかいてピッカース硬度HV1000以上を得られる厚みは60μ8程度で、厚みが大きい。

「発明が解除しようとする課題」従来の故電加工用電極では、故電のデューティファクターのが大きい場合 (パルス時間で、反対するバルス体上時間で、100%) に圧粉体電極が崩れる可能性があるという第1の問題点があった。なお、圧粉体電極が加工中に崩れる理由は、圧縮付着している組織が観視であることの他に、熱伝導率および電気提前が見かけ上高くなり、故電集が起こと、なる場合が近外発し、放電集が起こり、故電集が出ること、次び電極の部分的な溶酸再凝固(ア 20 一ク放電により起こる)のため、欠落を発生すると考えられる。

[0011] また、従来の放電加工用電極では、圧粉体電極のために電極の消耗が多く、再溶融焼結ではなく、 堆積加工になるという第2の問題点があった。

[0012] また、従来の故郷による金属表面処理方法 では、2次加工で非消耗性電視に取換える必要があり、 もし電極を取換えないで2次加工条件に切り換えると、 電極が破壊し加工の継続が困難になるという第3の問題 点があった。

【0013】 ここで、デューティーファクター Dの用語 と、その大小による現象を述べる。デューティーファク ターDは、図3に示すように、

D=バルス時間 r p / (バルス時間 r p + バルス休止時間 r r) (%)

[0014] この発明の目的は上記第1から第3の問題50

点を解決するためになされたもので、圧粉体電極の崩れ 島さを解消するとともに、2次加工条件に於いても電極 を交換せずに、放電電気条件の変更のみで2次加工を可 能にする放電加工用電極および放電による金属表面処理 方法を提供することを目的とする。

[0015]

【課題を解於するための手段】第1の発明に係る故策加 工用電器は、WC、TIC、TaC、ZrC、SIC、 VCなどの身化物、TiB1、ZrB2などの硼化物、T IN、ZrNなどの窒化物の単体もしくは2種以上の混 合物を圧縮成形し、焼結温度以下の温度で仮焼結して構 成したものである。

[0016] 第2の発明に係る放電加工用電極は、T i、V、Taなどの炭化の容易な材料の圧粉体を焼結温 度以下の温度で仮焼結して構成したものである。

【0017】第3の発明に係る故電による金属表面処理 方法は、WC、TiC、TaC、ZrC、SiC、VC などの炭化物、TiB2、ZrBなたどの硼化物、Ti N、ZrNなどの窒化物を、単体もしくは2種以上の混合物に燥結助成を加えて圧縮成形し、その後、焼結温度 以下の温度で仮焼結し、これを対略加工の消耗電極とし て接処理材に放棄処理を行なうものである。

【0018】第4の発明に係る故電による金属表面処理 方法は、Ti、V、Taなどの炭化の容易な材料の圧粉 体を焼結過度以下の温度で成締む、その後、これを効 電加工の消耗電極として放電による熱分解により炭素を 生ずる加工液中に於いて被処理材に放電処理を行なうも のである。

[0019] 第5の発明に係る故館による金属表面処理 方法は、接処理材への第1股階での故館処理に於いて電 極材料がよく堆積する条件を選び、上記接処理材への第 2股階での故電処理に於いて硬度を上昇する条件に電極 機性および故電電気条件を変更するものである。 (0020]

【作用】この発明によるWC. TIC. TaC. Zr 、SIC. V.Cなどの後化物、TIB2. Zr B3など の硼化物、TIN. Zr Nなどの変化物の単体もしくは 2種以上の混合物を圧縮成形し、焼結値度以下の過度で 旋焼結して沸成した数能加工両種は、計解を僅か放 能加工においても崩れることなく数能加工できる。

【0021】この発明による下i、V、Taなどの嵌化 の容易な材料の圧粉体を焼結温度以下の温度で仮焼結し て構成した放電加工用電磁性、非消耗極性の放電加工に おいても崩れることなく放電加工できる。

【0022】この発明によるWC、TiG、TaC、T て、SiG、VCなどの淡化物、TiB2、ZrB2な どの硼化物、TiN、ZrNなどの空化物を、単体もし くは2種以上の混合物に始結助成を加えて圧積成形し、 その後、焼精温度以下の温度で仮焼結し、これを放電加 工の桐託電路として被処理様に放電処理を行なう金属表 面処理方法は、機性の変換や広範囲の放電電気条件に対 しても電極が崩れることなく放電加工できる。

[0023] この発明による下1、V、Taなどの換化 の容易な材料の圧粉体を熱結温度以下の温度で仮域に し、その後、これを数極加工の消耗電板として放電に る熱分解により炭素を生ずる加工被中に於いて被処理材 に放電処理を行なう金属表面処理方法は、極性の変換や 広範囲の設備電気条件に対しても電極が崩れることなく 放電加工できる。

[0024] この発明による被処理材への第1段階での10 放電処理に於いて電極材料がよく維積する条件を選び、 上記被処理材への第2段階での放電処理に於いて硬度を 上昇する条件に電極極性および放電電気条件を変更する 金属表面処理方法は、電極が崩れることがなく、堆積、 再溶融、彫り込みの加工処理が出来る。

## [0025]

## 【実施例】.

実施例1. 以下、この発明の一実施例を図について説明 する。先才、電極の作成について説明する。役来のよう な圧粉成形のみの電極では、2次加工条件において電板 が崩れることがあるので、本実施例ではタングステン・ カーパイド粉末とコパルト粉末 (WC-Coの粉末)。を 混合し、圧破反形した後、仮焼結した。それぞれの条件 は表1に示す適りである。

# [0026]

粉体	粒度	混合比	成形圧力	焼結湿度
WC	1.0μα	6 0 重量%	10t/a	真空炉 1100°C
G0	1.38 µm	4 0 重量%		昇溫11時間 保温30分 降温48時間

【0027】次に、被処理材をSK-3とし、表面は研20 別面、複態は上記表1に示した皮焼焼の圧粉体電極を使 用し、放電加工による表面処理を行う。電流値1pは5 ~25A、パルス時間でpは4~1024μs、休止時 間でrは1024μsと一定とした。

[0028] 図1は電極をマイナスとプラスにそれぞれ 切換えた場合のパルスピーク値とパルス休止時間および 加工状態を示すもので、電極がマナスであれば、被処 理材に対して堆積する領域がある。この図1中、横列は パルスピーク値19、縦列はパルス時間19を示し、

「彫込」とあるのは、地積せずに按処理材を加工してし30 まうことである。このような彫込筒域は放電電気条件を 選ぶこと、および焼結温度を下げることによって除会す。 ることができる。電極溶がラスであれば、電極がマイナ スで地積したものを両溶酸加工を行うことができる。彫 込候域は上記と同様、放電電気条件を選ぶか、焼結温度 を下げれば除去できる。また、電極がマイナスで加工し た時の表面層の硬度よりも、プラスで加工した場合の方 が硬度が上昇手する。

【0029】 この理由は、電極がプラスであれば、接処理材がマイナスとなり、図2のアーク柱の挙動と放電旗 40 形成に対する想定モデル図に示すように、接処理材の放電森電流密度が高くなり、高い熔結温度で再加熱したような結果になるためと考えられる。なお、図2の13は電極1をマイナス極性とした場合の電極の消耗部分を示している。この表面処理層の断面硬度分布を示すのが図3である。

[0030] なお、図4~図7は表面処理を行った接処 理材の断面を示すもので、図4は加工時間30分の表面 処理断面、図5は電極の概性をマイナス、プラスに切換 えて放電加工した処理層断面、図6は異形形状の被処理50

材の処理層断面、図7は溶接部の処理層の断面をそれぞれ示したものである。

(0031)以上の実施例に示されるように、仮検制したWC-Co電電は、次のような特性を示すことが明ら、かである。仮焼能しても、電極をマイナス極性とすれば、接処理材に対し堆積する領域がある。プラス極性とすれば、堆積はしないが、一旦堆積したものを再溶敵し硬度を上昇させることができる。

[0032] プラス、マイナスに極性を変更しても電極 は崩れることがなく、極性伝験を繰り返しても、あるい。 は高速度に頻繁に繰り返しても崩れることなく、放電を 継続できることが判明した。

【0033】また、デューティファクターを高くとって も、崩れたり放電が集中し易いということはなくなり、 加工効率を上げることができる。

[0034] 別の実験からも、圧粉体の如く単に接触しているだけのものと異なり、仮娘結により粉体内の結合が強くなり、電気抵抗はかさくなり、熱伝導率も高くなっていることは明らかである。勿論、完全に集結(高温処理)したものよりは、電気批抗は高く、熱伝導率は低いことは当然である。

[00085]上記実施例について更に説明すれば、圧粉体を通常の規結合金やファインセラミックスの焼給の うた、焼給塩度まで加熱すれば、強固な焼結体ができあがるが、それでは電極が非消耗性となり、核処理材に堆 使を起こし得なくなる。そのため本発明者が避んだ手段

(1)焼結温度よりも低い温度で焼結すること。

(2)消耗性と非消耗性の相反する特性の賦与は、電極極性の変換およびその時の放電電気条件の変更であり、図 2に示す放電発生のアークモデルの想定 (発明者の仮 設) より着想したものである。

[0036] こで上記(1)の事項について説明する。 図8には焼結の一般的傾向を示し、機能に焼結時間、縦 酸に相対態度を示している。 高温で焼結すれば理論相対 密度に近づくが、それよりも低い温度で焼結すれば、低い相対部度、即ち、速度等も低くなる。 図9 はアルミナ セラミックスの焼結温度と見かけの密度を示し、横軸 に焼結時間、縦軸に見かけの密度を示している。160 0で以上で焼結すれば、理論密度に多しく近づ、この 発明に於いば、理論密度に505~90%程度が使用10 される範囲となり、完全焼結よりは充分胞弱で圧砂体の ままよりは、充分に強くなり、電気抵抗も小さく、熱伝 線率も大となる。

[0037] 水に、上配(2)の事項について説明する。 1次加工は電極が多く消耗する条件で行い、2次加工は 電極消耗の小さくなる条件で行うのであるが、図2のア ーク柱の学助と放電痕形成に対する想定モデル図に示す ように、脂性を選ぶことにより電優の消耗を制御し得 る。すなわち電極がマイナスの場合には、一発の放電に よるアーク柱が図の如くマイナス側が網く、プラス側が20 大くなる。放電流は一定であるからマイナス側の放電 危電流密度が楽しく高くなり、マイナス側の消耗が増大 オエ

[0038] 逆にプラス側は相対的に放電痕電流密度が 低くなるので、消耗は少なくなる。従って、電極を著し く消耗させたい場合には、極性をマイナスにすると共 に、いっそう故電痕の電流密度を大にするためには、放 電電波値を大きくとればよい。

[0039] また、電極を非消耗性にするには、電極極 住をブラスとし、数電風の電流値を下げればよい。電流30 パルス時間でpが長いほど、一発の放電液の電流密度が 低くなるので、非消耗にするには、電流パルス時間でp を長く、プラス機性とし、消耗形化するには、電流パルス時間でp ス時間でpを短く、マイナス極性にすればよいことになる。

【0040】実施例2.以上の特性に基づいて次のよう な新たな実験例を生み出すことができる。即ち、1分間 に数10回の頻度で、電極の極性をマイナズ、プラスに 繰り返す。この加工法によって加工面の硬度がより上昇 する。また厚い表面層を作ることができる。あるいは、40 仕上げ面組むが後細であり且つ厚い被覆層を形成するこ とができる。

(0041) 仮焼結電艦を目的形状に機材加工や超音波 加工で加工をした後、これを加工電極としてキャビティ 一を作る (形状を彫り込む)。この時の個性は消耗の少 ないブラス圏性の電極が形状加工の形状精度を向上す る。次に電極の機性をマイナスとして堆積加工を行う (1次加工)。その次に電話の極性をブラスとして再停 設加工を行う。このようにすれば、従来の開電機でが加工を 50

行い、その後に表面硬化を行うことができる。

[0042] 核処理材料を倒材のように融点が1500 亿程度よりも高い材料、例えば超硬質合金のようなもの の表面に、TiCとTiあるいはVまたはTa等の炭化 の容易な材料を仮焼結した電極で、電極極性を転換しな がら加立すれば、顔材に対しては彫り込む複様でも堆積 および肝溶機能量が可能となる。

[0043] 図10に示すように、仮解結電極をホイール状 (円板形) にして回転を与えると同時に、注油しながら数電表面処理を行えば、加工液の循環を及くしながら加工できる。また、仮焼結電極の消耗する量を円板金体に分散することができるために、切削工具や部品加工の硬化に有用である。即ち、グラインダーで切削工具や部品加工を行うことが有用であるのと回義である。

[0044] 図10において、20は按処理材、21は 回転ホイール、22は加工被、23は電線、24は電線 21を回転させる絶験スピンドル、25はブラッシュ、 26は回転ベルトを示している。なお、図11はホイール21の新面図で、27はホイール21に装着された電 概を示している。

【0045】 なお、仮焼結電極で切削工具の再研磨と、 表面硬化を行う場合には、ダイヤモンド研削ホイールと 一体化した構造をとることもできる。即ち、ダイヤモン ドホイールの外側部は再研削に使用し、内周部に仮焼結 機械を貼付ける構造をとる。

[0046] 図12はその断面図を示し、図12において、30はホイール、31はホイール30に装着された ダイヤモンド、32は仮焼結電極を示している。 [0047]

【発明の効果】以上規則したように、第1の発明による 放電加工用電磁は、WC、TIC、TaC、2rC、S IC、VCなどの炭化物、TIB2、2rBなどの硼化 物、TIN、2rNなどの整化物の単体もしくは2種以 上の混合物を圧縮成形し、その後、焼結温度以下の温度 で仮焼結して構成したので、極性の変換や広範囲の放電 電気条件に対しても電極が動れることがない。

[0048] また、第2の発明による故電加工用電極 は、丁i、V、丁aなどの族化の容易な材料の圧粉体を 焼結温度以下の温度で仮焼結して構成したので、極性の 変換や広範囲の放電電気条件に対しても電極が崩れるこ とがない。

【0049】また、第3の発明による放電による金属表面処理方法は、WC、TiC、TaC、ZrC、SiC、VCなどの設化物、TiB2、ZrB2などの硼化物、TiB2、ZrB2などの硼化物、TiN、ZrNなどの変化物を、単体もしくは2種以上の混合物に焼結助成を加えて圧縮成形し、その後、焼結組度以下の温度で促焼結し、これを放電加工の消耗電極として被処理材に放電処理を行なうことにより、上記依処理材表面に被廃履を形成したので、極性の実換や広範囲の数据電気条件に対しても電極が触れることが太

く、電極を継続的に使用すると電極表面が焼結され硬度 は増化する。

(0051) また、第5の発明による故電による金属表面処理方法は、被処理材への第1段階での故電処理に於いて電極材料がよく地積する条件を選び、上記被処理材への第2段階での故電処理に於いて硬度を上昇する条件に電極極性および故電電気条件を変更するので、電極が成さことがなく、地積、再溶絵、彫り込みの加工処理が出来る。

#### 【図面の簡単な説明】

【図1】 この発明の実施例による電極をマイナスとブ20 ラスにそれぞれ切換えた場合のパルスピーク値とパルス 休止時間および加工状態を示す図である。

【図2】 この発明の実施例を説明するアーク柱の挙動 と放電療形成に対する想定モデルを示す図である。

と放電振形成に対する想定セナルを示す図である。 【図3】 この発明の実施例により得られる表面処理層 の断面硬度分布を示す図である。

【図4】 この発明の実施例により得られる加工時間3 0分の被処理材の表面処理断面写真である。

[図5] この発明の実施例により得られる電極の極性 をマイナス、プラスに切換えて放電加工した被処理材の30 処理層断両写真である。 【図6】 この発明の実施例により得られる異形形状の 被処理材の処理層断面写真である。

【図7】 この発明の実施例により得られる溶接部の処理層の断面写真である。

【図8】 一定温度で焼結した焼結体の密度変化と焼結 温度との間の一般的関係を示す図である。

【図9】 アルミナセラミックスの焼結温度と見かけの 密度との関係を示す図である。

【図10】 この発明の他の実施例を説明する構成図で

【図11】 図10に示すホイールの断面図である。

【図12】 この発明の更に他の実施例を説明するダイヤモンドホイールの断面図である。

【図13】 放電加工装置の一般的構成図である。 【図14】 放電加工装置の制御回路を示す一般的構成

【図14】 放電加工装置の制御回路を示す一般的構成 図である。 【図15】 加工間隙におけるパルス電圧波形、パルス

電流波形を示す図である。 【符号の説明】

1 電板、2 被処理材、3 加工槽、4 加工液、5

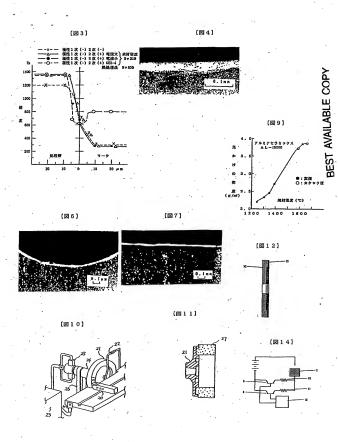
サーボ機構 6 電源、8 トランジスタ、 9 トランジスタ、

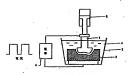
10 抵抗 11 抵抗、12 制御回路、 15 電極消耗部分、

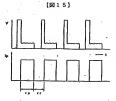
25 プラッシュ、26 回転ベルト、 0 ホイール

魚えて放電加工した被処理材の30 31 ダイヤモンド、32 仮焼結電料

[図1] [図2] [図5] 日曜 (一) **密媒 (+)** 0 16 16 32 32 64 128 128 256 258 [図8] St2 1074 相対密 高温で焼飲 经被赎债







## フロントページの続き

(74)上記1名の代理人 弁理士 高田 号

(72)発明者 斎藤 長男

愛知県春日井市岩成台九丁目12番地の12

(72)発明者 毛利 尚武

名古屋市天白区八事石坂661-51 (72)発明者 古谷 克司

名古屋市天白区天白町島田黒石3837-3-

72)発明者 石黒 輝雄

愛知県春日井市気噴町671

名古屋市東区矢田南五丁目1番14号 三菱

電機株式会社名古屋製作所内

(12) 死明者 具柄 早可 名古屋市東区矢田南五丁目1番14号 三菱

電機株式会社名古屋製作所内